План отчёта (один отчёт на четыре занятия по эмулятору i8086)

1. Титульный лист (стандартный).
2. Цель работы.
3. Программа работы.
4. Тексты заданий.
5. Теоретические сведения (кратко).
6. Выполнение всех заданий с приведением полных листингов программ и подробными пояснениями.
7. Полученные результаты.
8. Скриншоты полученных результатов в соответствии с заданиями.
9. Выводы (не должны включать перечисление выполненных действий – должны отражать мысли по поводу полученных результатов).

Санкт-Петербургский политехнический университет Петра Великого

Институт компьютерных наук и технологий

Высшая школа интеллектуальных систем и суперкомпьютерных технологий

**Отчёт по лабораторному циклу №2**

**Изучение архитектуры системы команд микропроцессора i8086**

**Дисциплина**: Архитектура ЭВМ

Работу выполнил студент группы

№ ххххххх/ххххх Х.Х. Хххххххх

(подпись)

Работу принял преподаватель О.М. Тарасов

(подпись)

“\_\_\_” \_\_\_\_\_\_\_\_\_\_\_\_\_ 2023 г.

Санкт-Петербург,

2023